

MAGÍSTER EN INFORMÁTICA APLICADA

Programa acreditado por la CNA por 4 años hasta agosto de 2029

► **Directora del Programa:**

Dra. Eliana Providel

► magister.informatica@uv.cl
eliana.providel@uv.cl

► +56 32 260 3612

► Facultad de Ingeniería,
General Cruz #222, Valparaíso

► mia.uv.cl

► informatica.uv.cl

► **Modalidad:**

Presencial

► **Duración:**

4 semestres / 88 créditos SCT

► **Horario:**

Diurno

► **Aranceles:**

Derecho Básico de Matrícula:

3.3 UF

Arancel Anual: 65 UF

Arancel Total: 130 UF

* El valor de Arancel no incluye el valor de la certificación final ni otras tasas.

El programa de Magíster en Informática Aplicada, busca contribuir tanto en la generación de conocimiento dentro de las diversas áreas disciplinarias de la informática, como a generar conocimiento de los resultados de las soluciones informáticas en su contexto de aplicación.

Además, el programa busca permitir a las organizaciones públicas y privadas generar valor a través de la aplicación contextualizada y con un enfoque científico de las tecnologías de la información.

Objetivo General

Formar graduados con conocimiento teórico y práctico avanzado en ingeniería informática y sus aplicaciones, capaces de contribuir a la generación de conocimiento y de diseñar, desarrollar y evaluar soluciones tecnológicas, vinculadas con la sociedad y la industria y con responsabilidad social.

Objetivos Específicos

Entregar conocimientos avanzados y actualizados, tanto teóricos como prácticos en ingeniería informática y sus aplicaciones, así como los fundamentos teóricos y metodológicos para su aplicación con enfoque científico en contextos públicos y privados.

Formar capacidades de investigación en ingeniería informática y sus aplicaciones, para su aplicación en entornos de investigación y desarrollo tecnológico en contextos académicos y/o industriales.

Desarrollar instancias de colaboración entre la academia y la industria a través del fomento de actividades de investigación, innovación y desarrollo para la solución de problemas relevantes de la industria.

Perfil de egreso

A partir de conocimientos avanzados en tecnologías y metodologías en la frontera del conocimiento en ingeniería informática y de la investigación aplicada, los graduados del programa de Magíster en Informática Aplicada serán capaces de diseñar y desarrollar soluciones tecnológicas siguiendo los lineamientos de la investigación científica y tecnológica, desempeñarse en equipos de investigación y desarrollo en contextos académicos e industriales, y generar innovación tecnológica en organizaciones de todo tipo.

Línea Curricular

El programa considera una única línea de investigación, Informática Aplicada, que se centra en estudiar aplicaciones en contextos reales, tanto industriales como científicos, de diversas áreas disciplinares de la informática.

La manifestación de interés o la postulación a cualquier programa de postgrado o postítulo de la Universidad de Valparaíso debe efectuarse a través del portal postgrado.uv.cl



Plan de Estudios

I Semestre

- Metodología de la Investigación
 - Transformación Digital
 - Inteligencia Artificial Aplicada
- Electivo Disciplinar II

II Semestre

- Innovación y Transferencia Tecnológica
- Electivo Disciplinar I

III Semestre

- Proyecto de Tesis
- Tesis

Claustro del Programa

Alejandro Veloz, Doctor en Ingeniería Informática, Universidad Técnica Federico Santa María, Chile.

Ana Aguilera Faraco, Doctora en Tratamiento de Señales y Telecomunicaciones, Université de Rennes I, Francia.

Daniel Cabrera Paniagua, Doctor en Ingeniería Informática, Pontificia Universidad Católica de Valparaíso, Chile.

Elíana Providel, Doctora en Ingeniería Informática, Universidad Técnica Federico Santa María, Chile.

Fabián Riquelme Csori, PhD. in Computing, Universitat Politècnica de Catalunya, España.

Jean-Gabriel Minonzio, Doctor en Física, Université Paris Diderot, Francia.

René Noël López, Doctor en Informática, Universidad Técnica Federico Santa María, Chile.

Roberto Muñoz Soto, Doctor en Ingeniería Informática, Pontificia Universidad Católica de Valparaíso, Chile.

Rodrigo Olivares Ordenes, Doctor en Ingeniería Informática, Pontificia Universidad Católica de Valparaíso, Chile.

Rodrigo Salas, Doctor en Ingeniería Informática, Universidad Técnica Federico Santa María, Chile

Colaborades

Alonso Inostrosa, Doctor en Cs. de la Ingeniería, mención Informática, Universidad de Santiago de Chile, Chile.

Fabiola Jeldes, PhD en Management, Universidad Adolfo Ibáñez, Chile.

Marco Aravena, Doctor (c) en Ingeniería Electrónica, Universidad Técnica Federico Santa María, Chile.

Omar Acevedo, Diseñador Mención Productos en Escuela de Diseño, Universidad de Valparaíso.

Beneficios Arancelarios

Descuento arancelario de un 10% por pago al contado o contra factura para todos aquellos alumnos que paguen el arancel diferenciado total del programa, dentro de los 90 días corridos, contados desde la fecha de inicio del programa registrado en los sistemas de registros académicos institucionales.

Beca del 20% del arancel a estudiantes y ex estudiantes de pregrado, postgrado y postítulo de la Facultad de Ingeniería de la Universidad de Valparaíso.

Becas del 100% del arancel a cuatro estudiantes de la Escuela de Ingeniería Informática de la Universidad de Valparaíso, vía articulación por adscripción voluntaria, según determine el Comité de Selección del Programa.

Beca del 20% del arancel para funcionarios de la Dirección de Tecnologías de Información y Comunicación de la Universidad de Valparaíso.

Beca del 15% del arancel para alumnos, exalumnos y funcionarios de la Universidad de Valparaíso.

Descuento arancelario de un 10% para empresas y asociaciones con convenios vigentes.

Beca de hasta un 100%, para un máximo de tres estudiantes o exestudiantes mujeres de la Universidad de Valparaíso, basado en ranking académico.

Becas de exención arancelaria de hasta un 50% del arancel total, de acuerdo con una pauta preestablecida, a un máximo de 3 Alumnos de la Escuela de Ingeniería Informática titulados dentro de los últimos 24 meses previos a la fecha de postulación a este programa Magíster.

Becas de exención arancelaria de hasta un 100% del arancel total, de acuerdo con una pauta preestablecida, a un máximo de 3 alumnos con destacada trayectoria en investigación, la que será validada por al menos una publicación con revisión de pares en los últimos tres años.

Becas de exención arancelaria de un 100% para un máximo de 2 personas asociadas al Centro de Supercómputo e Inteligencia Artificial Aplicada (CSIAA).

**Escribenos para corroborar los beneficios Arancelarios.*